

Mikrovezérlők c. tantárgy
előadásának ütemterve
Gépészmérnöki és Informatikai Kar, villamos B. Sc.képzés

Oktatási hét	Tananyag
37.	A mikrovezérlők felépítése és általános jellemzésük.
38.	A T. I. MSP 430 – as mikrovezérlő család bemutatása.
39.	A CPU felépítése, memóriaszervezése, címzési módjai és az utasításkészlete.
40.	Az alap időzítő áramkör felépítése, működése (BT1).
41.	A DAC 12 kialakítása és a konverziós alternatívák.
42.	A DMA vezérlő bemutatása, ismertetése.
43.	Az univerzális szinkron/aszinkron adó/vevő (USART, UART) jellemzése.
44.	Az LCD alapjai.

Félév végi követelmény: aláírás, kollokvium

Miskolc, 2013. 09.

Dr. Czap László
tanszékvezető, egyetemi docens

Dr. Gárdus Zoltán
egyetemi docens
tárgyjegyző